(c) 2000 JPO & JAPIO. All rts. reserv.

04124642 **Image available**
INK JET RECORDING APPARATUS

PUB. NO.: 05-116342 **JP 5116342** A] PUBLISHED: May 14, 1993 (19930514)

INVENTOR(s): SUNAKAWA SHINICHI

APPLICANT(s): CANON INC [000100] (A Japanese Company or Corporation), JP

(Japan)

APPL. NO.: 03-282954 [JP 91282954]
FILED: October 29, 1991 (19911029)
INTL CLASS: [5] B41J-002/205; B41J-002/125

JAPIO CLASS: 29.4 (PRECISION INSTRUMENTS -- Business Machines)

JAPIO KEYWORD: R105 (INFORMATION PROCESSING -- Ink Jet Printers); R131

(INFORMATION PROCESSING -- Microcomputers & Microprocessers)

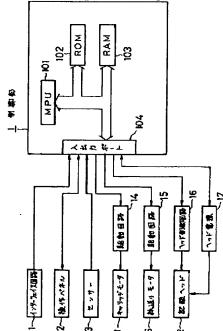
(I)

JOURNAL: Section: M, Section No. 1472, Vol. 17, No. 483, Pg. 42, September 02, 1993 (19930902)

ABSTRACT

PURPOSE: To obtain high printing quality regardless of the number of driven nozzles.

CONSTITUTION: In an ink jet recording apparatus emitting ink to a material to be recorded from a recording head constituted of a plurality of nozzles to perform recording, a detection means consisting of an MPU 101, an RAM 103 or the like detecting the number of dots formed by the ink emitted from a plurality of the nozzles and a means consisting of a head control circuit 16 controlling the driving voltage applied to the recording head corresponding to the detection result of the detection means and a head power supply 17 are provided.



THIS PAGE BLANK (USER)

7

DIALOG(R)File 345:Inpadoc/Fam.& Legal Stat (c) 2000 EPO. All rts. reserv.

11181165

Patent No Kind Date Applic No Kind Date

JP 5116342 A2 930514 JP 91282954 A 911029 (BASIC)

Priority Data (No, Kind, Date):

JP 91282954 A 911029

PATENT FAMILY:

JAPAN (JP)

Patent (No, Kind, Date): JP 5116342 A2 930514

INK JET RECORDING APPARATUS (English)

Patent Assignee: CANON KK

Author (Inventor): SUNAKAWA SHINICHI

Priority (No, Kind, Date): JP 91282954 A 911029 Applic (No, Kind, Date): JP 91282954 A 911029

IPC: * B41J-002/205; B41J-002/125 JAPIO Reference No: ; 170483M000042 Language of Document: Japanese THIS PAGE BLANK (USPTO)

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平5-116342

(43)公開日 平成5年(1993)5月14日

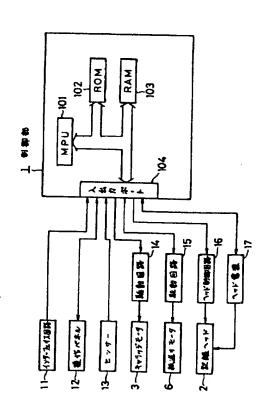
(51)Int.CL ^s B 4 1 J	2/205 2/125	識別記号	庁内整理番号	FΙ					技術表示箇所
			9012-2C 9012-2C	В41 Ј	3/ 04		1 0 3 1 0 4		
				į	審査請求	未請求	請求	項の数	女1(全 10 頁)
(21)出願番号		特顯平3-282954		(71)出顧人					
(22)出顧日		平成3年(1991)10	(72)発明者	キャノン株式会社 東京都大田区下丸子3丁目30番2号 砂川 伸一 東京都大田区下丸子3丁目30番2号 キャ ノン株式会社内					
				(74)代理人			- (9	11名)

(54)【発明の名称】 インクジェット記録装置

(57)【要約】

【目的】 駆動されるノズルの数にかかわらず高い印字 品質を得ること。

【構成】 複数のノズルにより構成される記録ヘッドから被記録材にインクを吐出させて記録を行うインクジェット記録装置において、複数のノズルからインクを吐出させるドット数を検知するMPU101、RAM103等からなる検知手段と、検知手段の検知結果に応じて記録ヘッドに印加する駆動電圧を制御するヘッド制御回路16およびヘッド電源17からなる手段とを備える。



【特許請求の範囲】

【請求項1】 複数のノズルにより構成される記録へッ ドから被記録材にインクを吐出させて記録を行うインク ジェット記録装置において、前記複数のノズルからイン クを叶出させるドット数を検知する検知手段と、該検知 手段の検知結果に応じて前記記録ヘッドに印加する駆動 電圧を制御する手段とを備えたことを特徴とするインク ジェット記録装置。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、記録信号に応じて記録 液滴をノズルから吐出して記録媒体上に情報の記録を行 うインクジェット記録装置に関する。

[0002]

【従来の技術】従来より、記録液を吐出、飛翔させて記 録を行なう液体噴射記録法(インクジェット記録法)が 知られている。該方法は、高速印字が可能であり、低騒 音、且つ記録品位が高く、しかもカラー画像記録が容易 であり、また普通紙等に記録できるといった優れた特長 を有している。

【0003】このようなインクジェット記録方法に用い られるインクジェット記録装置は、一般に、記録液を飛 翔液滴として吐出する複数の吐出口(オリフィス)と、 該オリフィスに連通する複数の液体流路(ノズル)と、 該ノズルの一部に設けられ、該ノズル内の記録液に飛翔 液滴を形成するための吐出エネルギーを与える吐出エネ ルギー発生手段とを有するインクジェット記録ヘッドを 備えている。この記録装置による記録は、印字画像に対 応した複数の吐出エネルギー発生手段を選択的に駆動し て、ノズル内の記録液に吐出エネルギーを供給し、オリ 30 圧を制御する手段とを備えたことを特徴とする。 フィスから記録液を飛翔液滴として吐出させ、この液滴 を記録媒体に着弾させることによって行なう。

【0004】ここで、さらに該吐出エネルギー発生手段 について詳しく説明すると、ノズルの一部に設けられた 吐出エネルギー発生素子、例えば電気→熱変換素子に電 流を流し、発熱体からの発熱により記録液を発泡させ、 その体積増加によりノズルから記録液を吐出させる方式 が知られている。この他、吐出エネルギー発生素子とし て、圧電素子の変位を利用し、ノズル内の記録液に加圧 することにより吐出させる方式がよく知られている。

【0005】また、印字のための記録ヘッドは、通常記 録媒体に対して印字方向に往復移動を行うキャリッジ上 に配備されており、記録ヘッド内の吐出エネルギー発生 索子への電力供給は、本体からフレキシブル基板などの 配線により行なわれている。

[0006]

【発明が解決しようとする課題】しかしながら、上記従 来例では、印字する画像により駆動される吐出エネルギ 一発生素子の数量が変わるため、本体の電源から流出す

を結ぶ配線の抵抗による、電圧降下の発生量が変化する ため、記録ヘッドに対して一定の電圧を印加している場 合、記録ヘッド内の吐出エネルギー発生素子に加わる電 圧が印字する画像毎に変動してしまうことになる。例え ば、一般的なフレキシブル基板の場合(厚さ35μm. 体積抵抗1.7μΩcmを50cm使用したとする)、配線 抵抗は0.25Ω程度となるが、吐出エネルギー発生素 子1ケあたり200~300mAの駆動電流が流れると して、同時に8素子が駆動されるとすると、総電流は 10 1.6A~2.4Aとなり、配線による電圧降下は、 $0.25\Omega \times (1.6A-2.4A) = 0.4V-0.$ 6Vにもなる。これが吐出エネルギー発生素子に加わる 電圧変動になる。この吐出エネルギー発生素子に加わる 電圧変動は、言うまでもなく吐出エネルギーの変動、つ まり記録液の吐出量の変動になってしまう。このため印 字濃度ムラが発生したり、不吐出の原因となったりし て、印字品位が著しく劣化してしまうという欠点があっ

【0007】そこで本発明は、以上のような問題を解消 20 するためになされたもので、駆動される吐出エネルギー 素子の数にかかわらず高い印字品位の得られるインクジ ェット記録装置を提供することを目的とする。 [0008]

【課題を解決するための手段】上記目的を達成するた め、本発明は複数のノズルにより構成される記録ヘッド から被記録材にインクを吐出させて記録を行うインクジ ェット記録装置において、前記複数のノズルからインク を吐出させるドット数を検知する検知手段と、該検知手 段の検知結果に応じて前記記録ヘッドに印加する駆動電

[0009]

た。

【作用】本発明によれば、記録ヘッドへ送出する前の印 **字パターンデータ中の吐出ドット数に応じて記録ヘッド** の駆動電圧が制御され、印字動作中は記録ヘッドの駆動 電圧が一定に保たれるので、印字品位が向上する。

[0010]

【実施例】以下、図面を参照して本発明を具体的に説明 する。

【0011】図2は本発明の記録装置の要部構成を示す 40 斜視図である。図2において2は記録ヘッドであり、キ ャリッジ9に搭載されており、フレキシブル基板18を 介して印字パターンデータ、印字制御信号、ヘッド駆動 電圧の伝送を行っている。キャリッジ9は、これにその 一部が接続されるキャリッジベルト4を介してキャリッ ジモータ3によって駆動され、ガイド軸5a,5bに沿 って移動することができる。この移動により、記録ヘッ ド2は記録のための走査を行なうことが可能となる。記 録紙はギア10a、10bを介して紙送りモータ6によ って回転駆動される不図示の搬送ローラにより搬送され る電流が変動してしまう。このため、本体と記録ヘッド 50 る。 搬送ローラはプラテン8の下方に設けられ、これに 7

よって 搬送される 記録紙は紙押え板7とプラテン8との 間を通り装置の上方へ搬送される。この間、記録紙は紙 押え板7とプラテン8とによって規制される記録ヘッド 2に対向する記録領域に記録がなされた後、記録装置上 部へ排紙される.

【0012】図3は本実施例の装置の内部構成を示すブ ロック図である。

【0013】この装置における記録動作は、装置の各部 と信号の授受を行ないながら装置全体の制御をするMP ROM102、記録データのパッファやMPU101に よる処理のワークエリア等として用いられるRAM10 3および入出力ポート104から成る制御部1により制 御される。制御部1からの制御信号は入出力ポート10 4を介して各駆動回路14,15に供給され、それぞ れ、キャリッジモータ3、紙送りモータ6を駆動する。 11はインターフェイス回路であり、この回路を介して ホスト装置としてのコンピュータから記録データを受信 する。12は操作パネルであり、これに設けられるキー 等を操作することにより記録装置の制御操作を行う。1 20 3はセンサーであり、ホームボジション等の検知を行 う。記録ヘッド2は、ヘッド制御回路16、記録ヘッド 電源17の制御により印字を行う。

【0014】図1は記録ヘッドを制御するヘッド制御回 路の構成を示す図であり、同図を用いて印字処理にかか る信号の流れを説明する。印字パターンデータは、シリ アルデータ線32を介してシリアルクロック線33から のクロックに同期して、シフトレジスタ42へ転送され る。次にデータラッチ信号31により印字パターンデー タはデータラッチ41にセットされ、その後、BEI信 30 号を順番に駆動することにより、トランジスタアレイ4 5を通してエネルギー発生素子40を加熱し、印字を行 ì.

【0015】また、43はD/Aコンバータであり、入 出力ボート104を介してMPU101の設定に応じて DC・DCコンバータ44の基準電圧Vret を発生す る。DC·DCコンバータ44は基準電圧Vref に従っ てトランジスタアレイ45に記録ヘッドの駆動電圧を供 給する。

る処理手順を示すフローチャートであり、図4を用いて 処理の流れを説明する。本実施例においては、印字デー 夕転送時に吐出ドット数を算出してヘッド電源を制御す る処理を行う.

【0017】まず、ステップS101では印字の幅、方 向, スピード等の初期設定を行う。 ついでステップS1 02では、RAM103上に設けられたプリントバッフ ァより、64ノズル分の印字パターンデータを読み込 む、ステップS103では、印字パターンデータ中の吐 出ドット数、すなわちデータ中の黒ドットの数を算出す 50 スタであり、Hレジスタデコーダ 6 4 によってデータの

4

る。本実施例ではヘッドの駆動はBEI1~4信号を用 いて4分割して行うため、各BEI信号毎に黒ドット数 を計数する。 続くステップ S104 ではシフトレジスタ 42に64ノズル分の印字パターンデータを転送する。 ステップS105ではデータラッチ41にラッチ信号を 送り、印字パターンデータをセットする。次にステップ S106ではステップS103で算出した黒ドット数に 応じてD/Aコンバータ43に基準電圧Vref の設定を 行い、記録ヘッドの電源電圧を決定する。D/Aコンバ U101、記録にかかる動作や処理の手順等を格納した 10 ータ43の設定値はROM102内に図5の様なテープ ルとして格納されており、同テーブルを参照することに より、設定を行う。図5中、51は吐出ドット数、52 はD/Aコンバータの設定値であり、吐出ドット数の増 加により発生するフレキシブル基板の電圧降下を補償 し、一定電圧を記録ヘッドに供給できる値としてあらか じめ決定してある。ステップS107ではBEI信号を 駆動し、インクの吐出を行う。ステップS108ではB EI信号による分割駆動が終了したかを判定し、肯定で あればステップS109へ進む。否定であればステップ S106へ進み、BE11~4を順番に駆動し、64ノ ズル分の吐出を行う。ステップS109では一行分のラ イン数の印字が終了したかを判定し、否定であればステ ップS102へ進み、肯定であれば処理を終了する。

【0018】以上説明した様に本実施例によれば印字パ ターンデータを制御部からヘッド制御回路に転送する時 に吐出ドット数を算出し、その算出結果に基づいて記録 ヘッドに供給する電源電圧を制御することにより、電圧 変動による印字濃度ムラや不吐出のない高品質の印字を 行うことができる。

【0019】[他の実施例]次に、本発明に係る他の実 施例を図面を参照して以下に説明する。前述した実施例 では印字時に吐出ドット数の算出を行ったが、印字スピ ードの速い機種では処理時間がなく、実施できない場合 が考えられる。そこで本実施例では、RAM103上へ の印字パターンデータの展開時に処理を行う。その中で 特に本実施例においては、インターフェース回路11に 印字ヘッドに対して水平(H)方向に送られてくるイメ ージデータを印字ヘッドの縦(V)方向(垂直方向)の データに変換する横縦変換処理(以下、HV変換処理と 【0016】<処理手順の説明>図4は本実施例におけ 40 称する)時に吐出ドット数を算出して、RAM上に保存 する処理を行う。

> 【0020】なお、装置の構成は図3に示す構成に制御 部1内にMPU101によって制御されるHV変換器を 追加した構成であり、他の図1、図2、図3に示す構成 は前述の実施例と同一であるのでその詳細な説明は省略

> 【0021】図6はHV変換器の構成を示す図であり、 同図を用いてHV変換処理について説明する。61は8 ビット×16本のフリップフロップで構成されるHレジ

読み出しが制御される。62は16ピット×8本のVレ ジスタである。63はVレジスタ62から読み出される データ中の黒ドット数を算出する加算器である。ここ で、RAM上に水平方向のイメージデータが格納されて いる領域からデータを読み出し、Hレジスタ61のH0 から順番に書き込んで行く、読み出す順番はイメージデ ータの水平方向がmバイトで表わされているとすると、 アドレス=開始アドレス+ $m \times n$ (n = 0, 1, 2, ···, 15)

である。次にHレジスタ61のHO~H15のmビット 10 様な効果を得ることができる。 目に接続されているV。レジスタよりデータを読み出す ことにより水平方向のイメージデータを垂直方向のイメ ―ジデータに変換することができる。さらにV。レジス タを読み出す時に加算器63で吐出に対応するビット数 を計数する。

【0022】 <処理手順の説明>図7は本実施例におけ る処理手順を示すフローチャートであり、同図を用いて 処理の流れを説明する。

【0023】まず、凶7の(a)はHV変換時の処理の 流れを示す。ステップS601ではインターフェイス回 20 路11を介してイメージデータを読み込み、Hレジスタ 61に書き込む。ステップS602ではアドレスを1水 平ライン分増加させ、ステップS603へ進む。ステッ プS603では前記書き込みが16バイト分終了したか 判定し、肯定であればステップS604へ、否定であれ ばステップS601へ進む。ステップS604ではVレ ジスタ62より垂直イメージデータを読み出し、RAM 103上のプリントバッファに保存する。ステップS6 05では加算器63より吐出ドット数を読み出し、図5 のD/Aコンバータ設定値テーブルを参照して、設定値 30 す図である。 をRAM103内に設けられた設定値バッファに書き込 んでいく。ステップS606ではプリントバッファの格 納アドレスを

アドレス=開始アドレス $+8\times n$ (n=0, 1, …, 7)

の様に増加させる。ステップS607では前記読み出し が8ワード分終了したか判定し、否定であればステップ S604へ、肯定であれば処理を終了する。

【0024】次に、図7の(b)を用いて印字処理の流 れを説明する。

【0025】図中、ステップS611~S612, S6

6

13~S614は図4のステップS101~S102, S104~S105と同様であり、説明は省略する。 ス テップS615ではステップS605で保存した設定値 バッファよりD/Aコンバータの設定値を読み出し、ス テップS616へ進む。ステップS616~S619は 図4のステップS106~S109と同様であり説明は 省略する。

【0026】以上説明したように、本実施例によれば印 字時に計数処理を行うことなく先述した実施例と全く同

[0027]

【発明の効果】以上説明した様に、吐出エネルギー発生 素子の駆動数を検知し、その数に応じたレベル信号を基 に出力電圧を制御可能な電源をコントロールすることに より、吐出エネルギー発生素子に印加される電圧を常に 一定に保つことができる。よってインク液滴の吐出量を 一定に保つことが可能なため、常に一定の印字濃度が保 たれ、印字品質が著しく向上する効果がある。

【図面の簡単な説明】

【図1】記録ヘッドの制御回路の構成を表わす図であ

【図2】本発明の記録装置の要部構成を示す斜視図であ

【図3】本発明の一実施例のブロック図である。

【図4】同実施例の処理の流れを示すフローチャートで

【図5】同実施例のD/Aコンバータ設定値テーブルを 示す図である.

【図6】本発明の他の実施例のHV変換器の構成を表わ

【図7】同実施例の処理の流れを示すフローチャートで

【符号の説明】

2 記録ヘッド

101 MPU

102 ROM

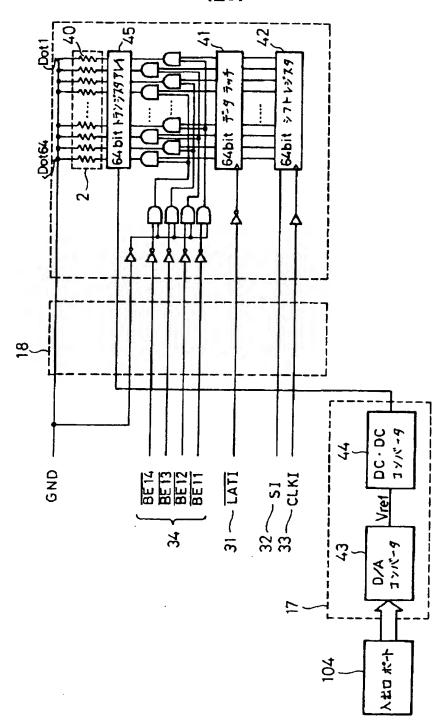
103 RAM

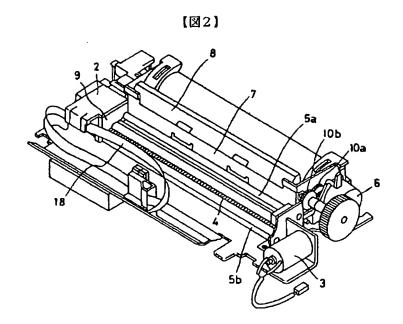
104 入出力ポート

16 ヘッド制御回路

17 ヘッド電源

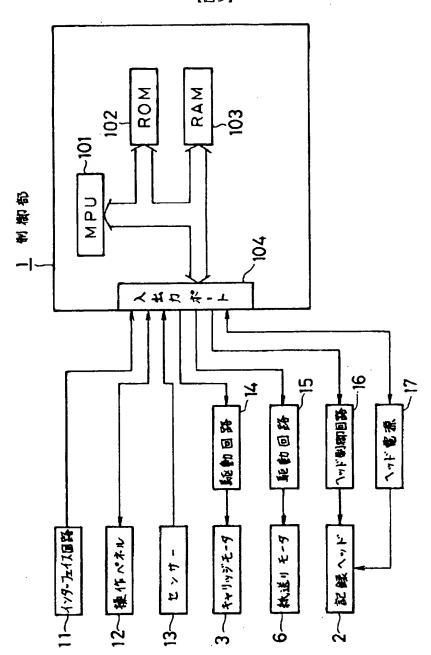
【図1】

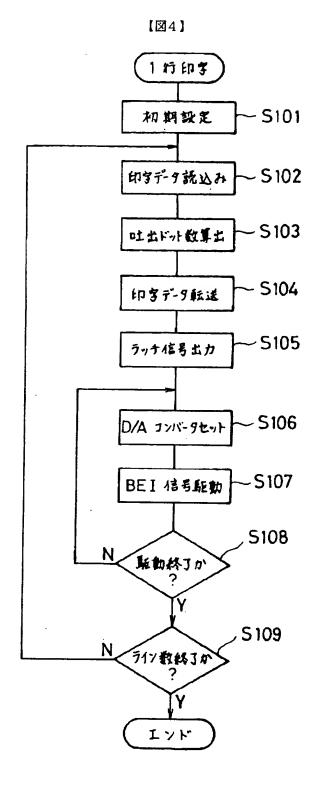




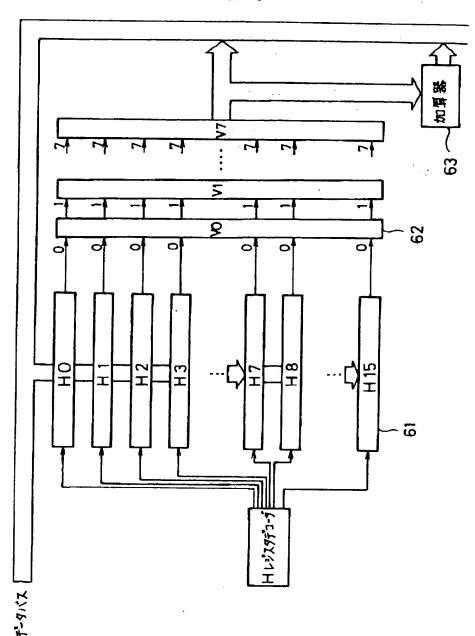
【図5】							
51	52 						
吐出ドット教	DAコンバータ設定値						
0 ~ 3	00 H						
4 ~ 7	40 H						
8 ~ 11	80 H						
12 ~ 15	FFH						

【図3】



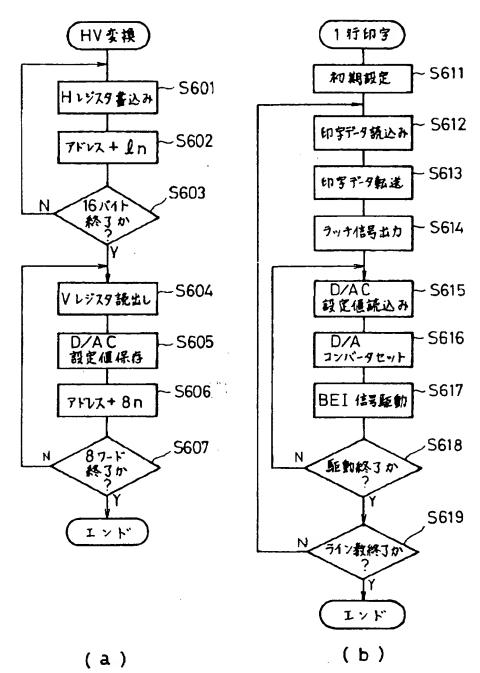


【図6】



THIS PAGE BLANK (USPTO)

【図7】



THIS PAGE BLANK (USPTO)